

РАСПРЕДЕЛЕНИЕ РАЗНОРОДНЫХ ИНФОРМАЦИОННЫХ ПОТОКОВ В ВЫЧИСЛИТЕЛЬНОЙ СЕТИ С ЦЕЛЬЮ МИНИМИЗАЦИИ ИХ СТОИМОСТНЫХ ХАРАКТЕРИСТИК

А.А. Пашнев

(представил д.т.н., проф.В.М. Илюшко)

Предложен алгоритм оптимального распределения разнородных информационных потоков в распределенных вычислительных сетях с целью минимизации стоимости аренды используемых каналов связи. Для решения оптимизационной задачи использован модифицированный симплекс - метод Данцига.

В настоящее время актуальной является задача оптимального распределения в сети нескольких разнородных потоков, связанных общим ограничением пропускных способностей, которая нашла свое применение в распределенных вычислительных сетях (РВС) с пакетной коммутацией, где информационных потоки, имеющие определенные пункты отправления и назначения, являются разнородными потоками с общими ограничениями на пропускные способности используемых каналов связи (КС) [1].

Особое место среди таких задач занимает задача оптимального распределения разнородных информационных потоков с целью минимизации стоимости их прохождения в неориентированной РВС.

Рассмотрим алгоритм ее решения. Задана РВС, которая характеризуется неориентированным, взвешенным по ребрам, графом $G = \langle Z, Y, b, c \rangle$ пропускных способностей КС и стоимостей передачи единицы информации по ним и графом $\Gamma = \langle Z, W, r \rangle$ требований по передаче m информационных потоков между узлами РВС. Здесь $Z = \{Z_1, \dots, Z_l\}$ - перенумерованное множество вершин графов G и Γ , находящихся в изоморфизме к узлам РВС, $l = |Z|$ - число вершин графов G и Γ ; $Y = \{y_1, \dots, y_n\}$ - перенумерованное множество ребер графа G , находящихся в изоморфизме к КС РВС, $n = |Y|$ - число ребер графа G ; $b: Y \rightarrow R_+$ - весовая функция, определяющая каждому ребру $y_i \in Y$ пропускную способность b_i , $1 \leq i \leq n$; $c: Y \rightarrow R_+$ - весовая функция, определяющая стоимость передачи единицы потока C_i по ребру $y_i \in Y$; $W = \{W_1, \dots, W_m\}$ - перенумерованное множество ребер графа Γ . Ребро $W_j \in W$, $1 \leq j \leq m$, соединяет две вершины графа Γ , если между соответствующими узлами РВС

производится обмен информацией. Величина потока информации, которая должна быть передана по ребру W_j , задана весовой функцией $r:W \rightarrow R_+$, определяющей каждому ребру $W_j \in W$ графа Γ требуемый поток r_j . Число информационных потоков, которые необходимо распределить в сети, равно $m = |W|$.

Требуется при заданных графах G и Γ распределить потоки в сети таким образом, чтобы при удовлетворении требований графа Γ стоимость передачи потока в сети была минимальной.

Для изложения формальной постановки и алгоритма решения данной задачи введем ряд определений.

Распределение γ потоков информации, передаваемой в РВС, определенной графами G и Γ , математически представляется упорядоченными множествами $R'(\gamma)$, $Q(\gamma)$ и семейством $H(\gamma)$. Здесь $R'(\gamma) = \{r'_1, \dots, r'_m\}$ - множество, устанавливающее объемы передачи информационных потоков в распределении γ между каждой парой вершин, для которых в графе Γ имеет место ребро. Элемент $r'_j \in R'(\gamma)$ определяет в распределении γ реальный поток между j -й парой вершин графа Γ . $Q(\gamma) = \{q_1, \dots, q_n\}$ - множество, каждый элемент которого q_i есть суммарный поток по ребру $y_i \in Y$ графа G в распределении γ . $H(\gamma) = \{H^1, \dots, H^m\}$ - семейство множеств $H^j = \{H^j_1, \dots, H^j_{Z(j)}\}$, составленных из маршрутов, где передается j -й поток в распределении γ . Здесь $Z(j)$ - число маршрутов для передачи j -го потока в распределении γ . Каждому маршруту $H^j_p, 1 \leq p \leq Z(j)$, соответствует тройка $\langle A^j_p, d^j_p, x^j_p \rangle$, где $A^j_p = \left\{ a^j_{1p}, \dots, a^j_{d^j_p p} \right\}$ - множество, определяющее состав маршрута (в перечне ребер) графа G , каждый элемент которого $a^j_{sp}, 1 \leq s \leq d^j_p$, есть ребро множества Y графа G ; d^j_p - длина маршрута H^j_p ; x^j_p - величина j -го потока по маршруту H^j_p . Отметим, что в множестве A^j_p элементы a^j_{sp} расположены в соответствии с их порядком следования по маршруту.

Используя параметры маршрута H^j_p определим значение

$$q_i \in Q(\gamma): \forall y_i \in Y \exists q_i = \sum_{j=1}^m \sum_{p=1}^{z(j)} x^j_p h^j_p,$$

где

$$h^j_p = \begin{cases} 0, & \text{если } y_i \notin A^j_p; \\ 1, & \text{если } y_i \in A^j_p, \end{cases}$$

и значение $r'_j \in R'(\gamma): \forall W_j \in W \exists r'_j = \sum_{p=1}^{z(j)} x_p^j$.

Дадим формальную постановку задачи. Даны графы $G = \langle Z, Y, b, c \rangle$ и $\Gamma = \langle Z, W, r \rangle$. Требуется распределить потоки в сети, то есть сформировать множества $R'(\gamma)$, $Q(\gamma)$ и семейство $H(\gamma)$ таким образом, чтобы

величина $F(\gamma) = \sum_{j=1}^m \sum_{p=1}^{z(j)} C_p^j X_p^j$ принимала минимальное значение при выполнении следующих условий:

1) $\sum_{p=1}^{z(j)} X_p^j - R_j = r_j$;

$$2) \forall y_i \in Y \exists q_i \in Q(\gamma) \wedge b_i \in b(Y) q_i + S_i = b_i$$

$$3) X_p^j, R_j, S_i \geq 0,$$

где C_p^j - стоимость передачи единицы j -го потока по H_p^j маршруту;

R_j, S_i - слабые переменные.

Величина C_p^j определяется выражением

$$C_p^j = \sum_{s=1}^{d_p^j} C_s,$$

где C_s - стоимость передачи единицы потока информации по ребру a_{sp}^j , входящему в состав маршрута H_p^j .

Для решения данной задачи с использованием модифицированного симплекс - метода Данцига [2] необходимо задать начальное допустимое распределение γ_0 , точнее семейство маршрутов $H(\gamma_0)$. Распределение γ_0 можно найти, решив задачу о максимальном, допустимом для заданной сети, разнородном информационном потоке. Формально задача о максимальном допустимом информационном потоке может быть поставлена следующим образом.

Даны графы $G = \langle Z, Y, b, c \rangle$ и $\Gamma = \langle Z, W, r \rangle$. Требуется максимизировать $\lambda = \sum_{j=1}^m \sum_{p=1}^{z(j)} X_p^j$ при условиях:

$$1) \forall y_i \in Y \exists q_i \in Q(\gamma) \wedge b_i \in b(Y) q_i + S_i = b_i$$

$$2) X_p^j, S_i \geq 0.$$

Обозначим функцией μ долю суммарного требуемого потока, которая реализуется в распределении γ . В ходе дальнейшего изложения алгоритма воспользуемся векторной формой представления данных и результатов распределения. Сопоставим функциям \mathbf{b} и \mathbf{c} векторы $\tilde{\mathbf{b}}$ и $\tilde{\mathbf{c}}$, где $\tilde{\mathbf{b}} = (\tilde{b}_1, \dots, \tilde{b}_n, \tilde{b}_{n+1})$ - вектор пропускных способностей ребер графа \mathbf{G} , $\tilde{b}_1 = b_1$, $\tilde{b}_{n+1} = \mu$ (в начале выполнения $\tilde{b}_{n+1} = 0$); $\tilde{\mathbf{c}} = (\tilde{c}_1, \dots, \tilde{c}_n)$ - вектор стоимости (длин) ребер графа \mathbf{G} , $\tilde{c}_i = c_i$. Также имеем: единичную матрицу $\bar{\mathbf{V}}_0$ размера $(n+1) \times (n+1)$ (дополнительно вводится фиктивная переменная), в которой $\bar{b}_{\alpha, \beta} = 1$, если $\alpha = \beta$, $1 \leq \alpha \leq (n+1)$, $1 \leq \beta \leq (n+1)$, и $\bar{b}_{\alpha, \beta} = 0$ если $\alpha \neq \beta$, матрицу текущего базиса $\bar{\mathbf{V}}^{-1}$ (в начале выполнения алгоритма $\bar{\mathbf{V}}^{-1} = \bar{\mathbf{V}}_0$). Распределение γ определяется текущей симплексной таблицей (матрицей $\bar{\mathbf{V}}^{-1}$ и вектором $\tilde{\mathbf{b}}$).

Алгоритм построения максимального допустимого потока имеет итерационный характер. На каждой k -й итерации производится модификация симплексной таблицы.

Шаг 1. Принимая за длину ребер значения вектора $\tilde{\mathbf{c}}$, находим в графе \mathbf{G} для каждого требуемого потока графа Γ (ребра $\mathbf{W}_j \in \mathbf{W}$) кратчайший маршрут, например, с помощью метода Дейкстры [3] и не учитывая ограничения на пропускную способность ребер, реализуем по этому маршруту весь поток $\mathbf{r}_j \in \mathbf{r}(\mathbf{W})$. Параметры маршрута заносятся в семейство множеств $\mathbf{H}(\gamma_k)$. В результате имеем распределение суммарного потока по ребрам графа \mathbf{G} , представленное вектором $\tilde{\mathbf{q}}^k = (\tilde{q}_1^k, \dots, \tilde{q}_n^k, \tilde{q}_{n+1}^k)$,

$$\text{где } \tilde{q}_i^k = \sum_{j=1}^m r_j h_j \left| h_j = \begin{cases} 0, & \text{если } y_i \notin A^j; \\ 1, & \text{если } y_i \in A^j, \end{cases} \right.$$

$$\tilde{q}_{n+1}^k = -1;$$

A^j - состав кратчайшего маршрута между j -й парой вершин графа Γ , $A^j \in \mathbf{H}(\gamma_k)$.

Вектор $\tilde{\mathbf{q}}^k$ вводится в симплекс - таблицу.

Шаг 2. Среди положительных компонент вектора $\tilde{\mathbf{q}}^k$ определяется \tilde{q}_i^k с минимальным значением отношения $\tilde{b}_i^{k-1} / \tilde{q}_i^k$ (здесь \tilde{b}_i^{k-1} - компонента i вектора $\tilde{\mathbf{b}}^{k-1}$ текущих пропускных способностей ребер графа \mathbf{G}). Номер i выбранной компоненты определяет ведущую строку сим-

плексной таблицы. Сформулируем новое значение вектора $\tilde{\mathbf{q}}^{k*}$. Для этого разделим все, кроме $\tilde{\mathbf{q}}_i^k$ компоненты вектора $\tilde{\mathbf{q}}^k$ на $(-\tilde{\mathbf{q}}_i^k)$ (отрицательное значение ведущего), а значение ведущего установим равным $1/\tilde{\mathbf{q}}_i^k$.

Шаг 3. Заменяем в исходной единичной матрице $\bar{\mathbf{B}}_0$ i -й столбец вектором $\tilde{\mathbf{q}}^{k*}$ и получим матрицу $\bar{\mathbf{B}}_0^k$. Можем сформировать текущую симплексную таблицу, т.е. формируем: матрицу текущего базиса $\bar{\mathbf{B}}_k^{-1} = \bar{\mathbf{B}}_0^k \cdot \bar{\mathbf{B}}_{k-1}^{-1}$ и новый вектор пропускных способностей $\tilde{\mathbf{b}}^k = \bar{\mathbf{B}}_0^k \cdot \tilde{\mathbf{b}}^{k-1}$, в которой вектор $\tilde{\mathbf{q}}^k$ меняет текущую базисную переменную ведущей строки. Для построенного распределения потоков получим значение целевой функции $\mu_k = \tilde{\mathbf{b}}_{n+1}^k$, т.е. долю от суммарного требуемого потока, которая реализуется в распределении γ_k , определяемом текущей симплексной таблицей и семейством $\mathbf{H}(\gamma_k)$.

Если $\mu_k \geq 1$, то на этом работа алгоритма построения максимального допустимого потока заканчивается. При $\mu_k < 1$ из множества ребер \mathbf{Y} графа \mathbf{G} удаляется ребро u_i , соответствующее i -й ведущей строке симплексной таблицы, и процесс построения максимального допустимого потока циклически продолжается до тех пор (выполняются шаги 1 - 3), пока либо $\mu_k \geq 1$, либо не будет возможно построить ни один маршрут, позволяющий распределить оставшиеся требуемые потоки $\mathbf{r}_j \in \mathbf{r}(\mathbf{W})$ графа Γ . В последнем случае можно сказать, что заданная РВС, определенная графами \mathbf{G} и Γ , позволяет распределить требуемые потоки информации величиной не более μ_k от заданного значения, т.е.

$$\forall \mathbf{W}_j \in \mathbf{W} \exists \mathbf{r}_j \in \mathbf{r}(\mathbf{W}) \left| \sum_{p=1}^{z(j)} X_p^j \leq \mu_k \cdot \mathbf{r}_j \right.$$

Полученное при этом распределение потока $\gamma_0 = \gamma_k$, определяемое семейством маршрутов $\mathbf{H}(\gamma_0)$ совместно с вектором пропускных способностей $\tilde{\mathbf{b}}$, используется для построения потоков минимальной стоимости.

Исходные данные для решения задачи построения потоков минимальной стоимости: число переменных симплекс – таблицы, равное $(n+m+1)$ (дополнительно вводится фиктивная переменная); вектор пропускных способностей ребер графа \mathbf{G} $\tilde{\mathbf{f}} = (\tilde{\mathbf{f}}_1, \dots, \tilde{\mathbf{f}}_n, \tilde{\mathbf{f}}_{n+1}, \dots, \tilde{\mathbf{f}}_{n+m}, \tilde{\mathbf{f}}_{n+m+1})$, где $\tilde{\mathbf{f}}_i = \tilde{\mathbf{b}}_i$; $\tilde{\mathbf{f}}_{n+j} = -\mathbf{r}_j$; $\tilde{\mathbf{f}}_{n+m+1} = \mathbf{F}$ (в начале выполнения алгоритма $\tilde{\mathbf{f}}_{n+m+1} = \mathbf{0}$); вектор стоимости (длин) ребер графы \mathbf{G} $\tilde{\mathbf{C}} = (\tilde{\mathbf{C}}_1, \dots, \tilde{\mathbf{C}}_n)$, где

$\tilde{C}_i = C_i$; единичная матрица \bar{B}_0 размером $(n+m+1) \times (n+m+1)$; матрица текущего базиса \bar{B}^{-1} (в начале выполнения $\bar{B}^{-1} = \bar{B}_0$); семейство маршрутов $H(\gamma_0)$.

Шаг 1.

Маршруты семейства $H(\gamma_0)$ последовательно вводятся в симплекс - таблицу. Вводимый в таблицу маршрут, для передачи j - го потока, представляется вектором $\tilde{X}_p^j = (\tilde{X}_1, \dots, \tilde{X}_n, \tilde{X}_{n+1}, \dots, \tilde{X}_{n+m}, \tilde{X}_{n+m+1})$, где компонент \tilde{X}_i равен единице, если соответствующее индексу i ребро входит в данный маршрут и равно нулю в остальных случаях; $\tilde{X}_{n+j} = -1$ - коэффициент при X_p^j в уравнении $R_j - \sum_{p=1}^{z(j)} X_p^j = -r_j$; $\tilde{X}_{n+m+1} = C_p^j$ - стоимость передачи единицы j - го потока по вводимому маршруту.

Перед вводом в симплекс - таблицу вектор \tilde{X}_p^j корректируется в соответствии с выражением $\tilde{X}_p^{jk} = \bar{B}_0^{k-1} \cdot \tilde{X}_p^j$. Среди положительных компонент i вектора \tilde{X}_p^{jk} определяется такая \tilde{X}_i^k , для которой отношение $\tilde{f}_i^{k-1} / \tilde{X}_i^k$ имеет минимальное значение. Номер i выбранной компоненты определяет ведущую строку симплекс - таблицы.

Шаг 2.

Осуществим ввод вектора \tilde{X}_p^{jk} в базис и сформируем текущую симплексную таблицу в соответствии со следующей процедурой.

Получим новое значение вектора \tilde{X}_p^{jk*} . Для этого разделим все, кроме \tilde{X}_i^k , компоненты вектора \tilde{X}_p^{jk} на $(-\tilde{X}_i^k)$ (отрицательное значение ведущего), а значение ведущего установим равным $1/\tilde{X}_i^k$. Заменяем в исходной единичной матрице \bar{B}_0 i - й столбец вектором \tilde{X}_p^{jk*} и получим матрицу \bar{B}_0^k . Сформируем текущую симплексную таблицу (формируем: матрицу текущего базиса $\bar{B}_k^{-1} = \bar{B}_0^k \cdot \bar{B}_{k-1}^{-1}$ и новый вектор пропускных способностей $\tilde{f}^k = \bar{B}_0^k \cdot \tilde{f}^{k-1}$), в которой вектор \tilde{X}_p^{jk} меняет текущую базисную переменную ведущей строки. Для построенного распределения потоков получим значение целевой функции $F(\gamma_k) = \tilde{f}_{n+m+1}^k$, которое определяет стоимость передачи потоков информации в распределении γ_k . После окончания ввода маршрутов, входящих в семейство $H(\gamma_0)$, опреде-

ляющих начальное базовое распределение потоков информации, производится перераспределение базовых потоков в целях минимизации функционала F .

Шаг 3.

Анализируются компоненты $(n + m + 1)$ - й строки матрицы текущего базиса \bar{B}_k^{-1} . Если среди анализируемых компонентов $\bar{b}_{n+m+1,t}^k$, $1 \leq t \leq (n+m+1)$, существуют компоненты со значением меньше нуля, то из $\bar{b}_{n+m+1,t}^k < 0$ выбираем компоненту $\bar{b}_{n+m+1,r}^k$, $1 \leq r \leq (n+m+1)$, удовлетворяющую условию $\bar{b}_{n+m+1,r}^k = \min_t \bar{b}_{n+m+1,t}^k < 0$. Столбец r - ведущий.

Для ввода ведущего столбца в базис, с целью минимизации F , среди компонент $\bar{b}_{t,r}^k > 0$ находим такую $\bar{b}_{a,r}^k$, $1 \leq a \leq (n+m+1)$, для которой отношение $\tilde{f}_{t,r}^k / \bar{b}_{t,r}^k$ принимает минимальное значение, $\tilde{f}_{a,r}^k / \bar{b}_{a,r}^k = \min_t (\tilde{f}_{t,r}^k / \bar{b}_{t,r}^k)$. Строка a - ведущая. Сформируем новые значения компонент $\bar{b}_{t,r}^{k*}$ ведущего столбца матрицы \bar{B}_k^{-1*} . Для этого разделим все, кроме $\bar{b}_{a,r}^k$ компоненты $\bar{b}_{t,r}^k$ на $(-\bar{b}_{a,r}^k)$ (отрицательное значение ведущего), а значение ведущего установим равным $1/\bar{b}_{a,r}^k$.

Шаг 4.

Заменим в исходной единичной матрице \bar{B}_0 a - й столбец на вновь сформированный столбец r матрицы \bar{B}_k^{-1*} и получим матрицу \bar{B}_0^{k+1} . Теперь можем сформировать текущую симплексную таблицу, т.е. формируем матрицу текущего базиса $\bar{B}_{k+1}^{-1} = \bar{B}_0^{k+1} \cdot \bar{B}_k^{-1}$ и новый вектор пропускных способностей $\tilde{f}^{k+1} = \bar{B}_0^{k+1} \cdot \tilde{f}^k$, в котором базисная переменная ведущей строки a меняется переменной ведущего столбца r . Для построенного распределения потоков получим новое значение целевой функции $F(\gamma_{k+1}) = \tilde{f}_{n+m+1}^{k+1}$.

Если в полученном распределении γ_{k+1} в $(n+m+1)$ - й строке имеется хотя бы один компонент $\bar{b}_{n+m+1,t}^{k+1}$ со значением меньше нуля, то работа алгоритма повторяется, начиная с шага 3. Если же компоненты $\bar{b}_{n+m+1,t}^{k+1} \geq 0$, то формируется вектор $\tilde{C}^* = \left[\tilde{C}_1^*, \dots, \tilde{C}_n^* \right]$ текущей стоимости передачи единицы потока информации для каждого ребра множества Y графа G , $\tilde{C}_i^* = \tilde{C}_i + \bar{b}_{n+m+1,i}^{k+1}$. Принимая за длину ребер значение вектора \tilde{C}^* , находим в графе G для каждого требуемого потока j графа Γ крат-

чайший маршрут, например, с помощью метода Дейкстры'. Найденный маршрут \mathbf{H}_{p+1}^j представляется вектором

$$\tilde{\mathbf{X}}_{p+1}^j = (\tilde{x}_1, \dots, \tilde{x}_n, \tilde{x}_{n+1}, \dots, \tilde{x}_{n+m}, \tilde{x}_{n+m+1}).$$

Тогда, если $\mathbf{H}_{p+1}^j \in \mathbf{H}(\gamma_0)$, то получено оптимальное решение задачи построения потоков минимальной стоимости и работа алгоритма заканчивается, иначе найденный маршрут \mathbf{H}_{p+1}^j вводится в семейство маршрутов $\mathbf{H}(\gamma_0)$ и процесс построения потоков минимальной стоимости продолжается начиная с шага 1. Результирующее оптимальное распределение $\gamma = \gamma_{k+1}$ определяется маршрутами семейства $\mathbf{H}(\gamma)$, множествами $\mathbf{R}'(\gamma)$, $\mathbf{Q}(\gamma)$ и целевой функцией $\mathbf{F}(\gamma)$.

ЛИТЕРАТУРА

1. Королев А.В., Кучук Г.А., Пашнев А.А. Распределение информационных потоков в вычислительных сетях // Інформаційно – керуючі системи на залізничному транспорті. – 1998 - № 6. – С. 47 – 50.
 2. Ху. Т. Целочисленное программирование и потоки в сетях. – М.: Мир, 1974. – 519 с.
 3. Майника Э. Алгоритмы оптимизации на сетях и графах. – М.: Мир, 1981. – 323 с.
-

УДК 519.34

О ВОЗМОЖНОСТЯХ УЧЕТА АЛГОРИТМИЧЕСКИХ ОСОБЕННОСТЕЙ ЗАДАЧ

В.Н. Кондратьев, к.т.н. О.И. Богатов, Е.В. Кондратьева
(представил д.т.н., проф. Г.А. Поляков)

Рассматривается способ повышения производительности современных мультипроцессорных вычислительных систем, основанный на использовании в качестве процессорных элементов программируемых логических устройств.

Успехи микроэлектроники за последние десятилетия резко расширили границы алгоритмических возможностей в вычислительной технике. Это произошло за счет значительного увеличения быстродействия и степени интеграции элементов вычислительных устройств, объясняющегося рядом технологических достижений, а также распараллеливания и конвейеризации вычислительного процесса, которые стали возможными благодаря улучшению надежностных и экономических показателей процессорных элементов (ПЭ). Организацию вычислительного процесса можно интерпретировать как преобразование алгоритма, составленного в терминах операторов пользователя, в машинный алгоритм в терминах микроопераций. Традиционный путь состоит в программном преобразовании алгоритма пользователя в машинный алгоритм и непосредственной схемной реализации машинного алгоритма средствами комбинационной и регистровой логики. С появлением мультипроцессорных вычислительных систем (МВС) граница подобного деления стала в некоторой степени условной за счет возможностей реконфигурирования системы [1], обычно не затрагивающей структуру ПЭ. ПЭ, как правило, имеют традиционную систему команд, ориентированную на работу не более чем с двумя аргументами, фиксированную разрядность данных, традиционные схемы организации памяти, то есть никак не отражают в себе алгоритмические особенности решаемых задач.

В числе требований к основным техническим характеристикам специализированных МВС, входящих в состав ТТЗ, обычно доминирующую роль играют требования к производительности. Удовлетворение требований по производительности достигается за счет увеличения тактовой частоты и наращивания числа ПЭ в системе с дальнейшей их организацией в параллельную и/или конвейерную структуру, что обусловлено лишь продолжающимся техническим прогрессом в технологии электронных приборов. Подобный путь развития вычислительной техники можно назвать пассивным, так как он целиком зависит от успехов в области соответствующих технологий и не затрагивает собственных проблем информатики и смежных дисциплин. Стремление сохранить в мировой практике проектирования общие принципы, заложенные в существующих технических решениях, диктуется также и коммерческими соображениями. Так, ведущие производители электронной продукции организовали достаточно эффективную разработку и массовый выпуск сравнительно недорогих однокристалльных компьютеров, которые находят широкий сбыт на мировом рынке.

В то же время технологические достижения в части повышения производительности имеют определенный предел. Это объясняется тем, что увеличение производительности связано с дальнейшей степенью микроминиатюризации, которая при достижении определенных размеров приводит к взаимному влиянию полупроводниковых приборов в кристалле, что при размерах соединительных линий 0,4 мкм [2] приводит к

эффектам, которые не могут быть устранены при существующих методах архитектурного проектирования. Хотя ширина соединительных и изолирующих линий [3] равна от 2λ до 6λ при достигнутом в настоящее время значении технологического параметра $\lambda = 0,25$ мкм, данное обстоятельство свидетельствует о близости к указанному пределу. Поэтому в течение последних десятилетий ведется интенсивный поиск новых решений, которые могут быть положены в основу перспективных МВС.

Одним из путей решения данной проблемы является создание автоматизированной системы проектирования МВС, в основу ПЭ которых положены программируемые логические интегральные схемы (ПЛИС), архитектура которых может быть изменена пользователем, исходя из алгоритмических особенностей решаемой задачи, что даст возможность в среднем на порядок повысить производительность МВС.

Теоретической основой подобного подхода должно стать создание методики разбиения алгоритма решаемой задачи на определенные фрагменты, удовлетворяющие следующим требованиям: каждый фрагмент должен реализовать в составе алгоритма определенную функцию, заданную в общепринятых математических терминах; фрагмент должен иметь возможность быть реализованным на уровне комбинационной логики и элементов памяти; разбиение на фрагменты должно преследовать цели обеспечения регулярности структуры компьютерной системы, реализующей заданный алгоритм. Указанные требования являются основой для автоматизированной разработки специализированных ПЭ, реализующих соответствующие фрагменты.

Исходя из вышеизложенного, процесс логического проектирования МВС на основе ПЛИС для конкретной задачи, будет состоять из трех последовательных этапов:

1) представление алгоритма задачи в терминах соответствующих фрагментов и операторов управления;

2) перевод алгоритма в терминах фрагментов в некоторую абстрактную пространственно - временную модель, однозначно определяющую структуру МВС со всеми информационными связями между ее элементами, а также временную последовательность их работы;

3) перевод абстрактной пространственно - временной модели в схему на конкретных микросхемах ПЛИС.

В такой постановке процесс проектирования представляется в виде ряда причинно связанных друг с другом этапов, имеющих четкую математическую подоплеку. Как показывает анализ, этап 1 является наиболее ответственным, требующим творческого подхода, в конечном итоге определяющим качество работы системы. На данном этапе требуется привлечение современных методов вычислительной математики, а также разработка новых с учетом указанных выше требований.

Решение задачи этапа 2 стало осуществимым благодаря построению некоторой абстрактной математической модели элемента вычислитель-

ного процесса и организации математического аппарата формальных преобразований, базирующихся на этой модели, которые позволили с единых позиций синтезировать множество всех пространственно - временных описаний схемных решений. Этот этап, согласно предварительной проработке, хорошо формализуется и не содержит принципиальных препятствий, не допускающих его полной автоматизации.

Этап 3 также может быть полностью автоматизирован. Однако следует иметь в виду, что он должен предусматривать большое количество различных вариантов, зависящих, с одной стороны, от типа ПЛИС, а с другой, от желания пользователя организовать одни и те же функции различным способом, например, выбрать адресную память или сдвиговые регистры, **D** – триггеры или **T** - триггеры и т.д. К тому же, при большом количестве ПЭ в МВС практически невозможно организовать непосредственные связи между каждой парой ПЭ. Поэтому становится актуальной задача разработки принципов организации регулярной сети обмена между ПЭ, оптимальной по времени его реализации.

Принципы организации указанных выше этапов проектирования были частично верифицированы на примерах построения проектов устройств для сортировки в рамках пакета PLDshell [4], основанных на параллельном алгоритме [5]. Создание теоретической базы логического проектирования МВС на основе ПЛИС позволит устранить парадокс, когда самая «интеллектуальная» научная дисциплина в своем перспективном развитии методично следует по пятам технологии в микроэлектронной промышленности.

ЛИТЕРАТУРА

1. С. Кун. Матричные процессоры на СБИС. – М.: Мир, 1991.- 672 с.
2. Д.Ферри, Л.Эйкерс, Э.Гринич. Электроника ультрабольших интегральных схем. - М.: Мир, 1991. - 328 с.
3. Дж. Д. Ульман. Вычислительные аспекты СБИС. - М.: Радио и связь, 1990. - 480 с.
4. PLDshell Plus/Pldasm User's Guide. V3.0, Intel Corp., Order Number: 611943 - 001, 1992.
5. Кондратьев В.Н., Богатов О.И., Горовой С.И. Параллельный алгоритм сортировки // НТС ХВУ, № 14. – Харьков : ХВУ, 1998. – С. 67 – 70.